

# 聖約翰科技大學97學年度第1學期

## 電資學院電子工程系-重點特色活動

聖約翰科技大學電子系 SOC 學程計畫  
『積體電路佈局與離型系統設計』學程  
短期訓練課程：FPGA/CPLD 數位電路實作

授課教師：陳萬城、陳信全

日期	1月19日 (星期一)	1月20日 (星期二)
時間		
09:00-10:30	1. FPGA/CPLD 架構介紹 2. Max-Plus II 環境操作	VHDL 硬體描述語言介紹
中場休息		
10:50-12:00	實驗 1: BCD 計數器與除頻器電路	實驗 2: 七段顯示器多工掃描電路
午餐休息		
13:30-16:00	實作練習與討論	實作練習與討論
講師		



日期：98年1月19、20日（星期一~二）上午九點至四點

地點：電子工程系 電503實驗室

主題：電子系寒假「SoC 學程」專業研習班\_FPGA/CPLD 數位電路實作

主持人：陳信全 老師

參加人員：全體師生

活動成果：1. 培訓對象為電子系三、四年級同學, 電子研究所研究生, 電資學院學生。

2. 課程內容為 FPGA/CPLD 發展軟體操作, 數位電路範例實作, 電路直接以 FPGA/CPLD 晶片燒錄實現。

3. 藉由此次培訓課程, 使學生熟悉 FPGA/CPLD 軟體操作, 讓學生可以直接以 FPGA/CPLD 晶片燒錄實現, 學生覺得收穫很多, 希望以後本系可以常常舉辦些培訓課程, 增進學生就業能力。