聖約翰科技大學102學年度第1學期

電子工程系「2013高速電路設計研討會」執行成果報告

2013高速電路設計研討會議程海報

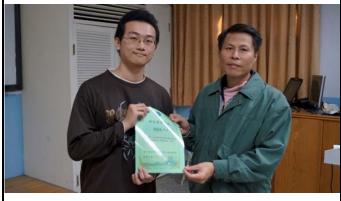
學生及老師們正專注聽演講





老師頒發獎狀給演講同學

老師頒發獎狀給演講同學





日 期:102年12月11日(三) 地 點:電子大樓204會議室

主 題:2013 高速電路設計研討會

主 持 人:張祥利主任、杜日富老師、陳信全老師、周允仕老師、蔡明彰老師、阮全平老師、 顏旭男老師、盧明智老師。

演講者:張祥利主任、杜日富老師、陳信全老師、周允仕老師、蔡明彰老師、阮全平老師、 顏旭男老師、盧明智老師、吳孟琪祕書長、陳文山老師、劉柏輝老師、王楟暘同學、 曹菖翔同學、房育平同學、陳翰霖同學、王建民同學、劉紘銘同學、陳昱誌同學、 沈東白同學、李尉辰同學、鄭柏暉同學、陳宗敏同學、周新迪同學、劉冠易同學、 王士嘉同學。

|参加人員:聖約翰科技大學&南台科技大學電子系老師及學生們、

參加人數:82位

活動成果:透過此次高速電路板研討會,讓國內相關領域的研究學者與專家,及相關研究的產、

官、學術及研究界人士共襄盛舉,一同進行實務研討。